

Workshop „Anwendungsrobuster Entwurf nanoelektronischer Systeme“

- 1. öffentlicher Workshop des Projektes URANOS -
am 26. Oktober 2006 in Hannover bei sci-worx

Begrüßung

8:30 h	C. Hansen (edacentrum)
--------	------------------------

Teil 1: URANOS-Vorträge

Arbeitspaket 1: Qualifizierung von Applikationsszenarien und Anforderungsprofilen / Management der Systemanforderungen

8:40 h	O. Reichenbacher, M. Höpken, A. Koldehoff (sci-worx) <i>Modellierung der Schnittstellen zwischen Verifikation, Validation und Applikation</i>
9:00 h	M. Minor, D. Schmalen, R. Bergmann (Uni Trier) <i>Konfigurierbare Erfassung von Designkontexten</i> (Vortrag mit Demo)
9:20 h	A. Viehl, J. Schnerr, O. Bringmann, W. Rosenstiel (FZI) <i>Erfassung und Bewertung formal beschreibbarer Systemanforderungen im Anwendungskontext</i>
9:40 h	N. Mattern, Th. Berndt, F. Tischer (AMD) <i>Untersuchung realer Anwendungsszenarien und on-chip Monitoring Methoden</i>

Arbeitspaket 2: Zuverlässigkeitsgetriebene Analyse für den Entwurf sicherheitskritischer Anwendungen

10:00 h	IFX <i>Zuverlässigkeitsgetriebene Analyse für den Entwurf sicherheitskritischer Anwendungen - Dynamische IR-Drop- und Elektromigrationsanalyse auf Transistorebene</i>
10:20 h	W. Hardt und A. Meisel (TUC/TI) <i>Analyse Transitiver Blockierungen auf mehreren Abstraktionsebenen</i>

Pause: 10:40 h - 11:00 h

Arbeitspaket 3: Analysemethoden für unsichere Anwendungsbedingungen)

11:00 h	F. Rogin, E. Fehlauer, St. Rülke (FhG-IIS) <i>Validation fehlerhafter Anwendungsbedingungen durch analysebasierte Integration von Assertion Modulen und Injektion vordefinierter Fehlerzellen</i>
11:20 h	D. Große, R. Drechsler (Uni Bremen) <i>Verifikation mit Constraint-gesteuerter Zufallssimulation</i>
11:40 h	D. Fross, J. Langer, V. Jerinic, U. Heinkel (TUC/SSE), Frank Dresig (AMD) <i>XML-basierter integrierter Spezifikationsflow mit Modellgenerierung</i> (Vortrag mit Demo)

Teil 2: Gastvorträge

12:00 h	W. Büttner (OneSpin Solutions) <i>Automation and Robustness of Correctness Proofs for Processors</i>
12:20 h	M. Freibothe, B. Straube (FhG-IIS) <i>Simulatorgestützte Verhaltensmodellierung nichtlinearer analoger Komponenten für die semi-formale Mixed-Signal-Verifikation</i>
12:40 h	J. Gerlach (Robert Bosch), F. Schäfer (Cadence), O. Bringmann (FZI), U. Nageldinger (Infineon) <i>Überblick über das Ekompas-Projekt VISION</i>

Abschluss des Workshops: 13:00 h

Mittagessen: 13:00 h - 14:00 h